



СИЛАБУС ДИСЦИПЛІНИ «ТЕХНОЛОГІЇ ПРОГРАМУВАННЯ ВБУДОВАНИХ СИСТЕМ»

Ступінь вищої освіти – Магістр
Спеціальність 123 – КОМП'ЮТЕРНА ІНЖЕНЕРІЯ
Освітня програма «Комп'ютерні системи захисту інформації»
Рік навчання 1, семестр 1
Форма навчання денна
Кількість кредитів ЄКТС 4
Мова викладання українська

Лектор курсу



Коваленко Олексій Єпифанович, професор, д.т.н.
([портфоліо](#))

Контактна інформація
лектора (e-mail)

Кафедра комп'ютерних систем, мереж та кібербезпеки
корпус. 15, к. 207, тел. 0445278724

Сторінка курсу в eLearn

e-mail Iva964@nubip.edu.ua

ЕНК (1 семестр)

<https://elearn.nubip.edu.ua/course/view.php?id=1664#section-0>

ОПИС ДИСЦИПЛІНИ

Метою викладання дисципліни є підготовка висококваліфікованих спеціалістів, які вміють аналізувати, проектувати та моделювати сучасні вбудовані мікропроцесорні та мікроконтролерні системи та мережі; область застосування вбудованих систем; центральні процесорні пристрої та периферія вбудованих систем; давачі та виконавчі пристрої, які використовуються у вбудованих системах; пристрої відображення інформації у вбудованих системах; склад, основні характеристики, структура, організація пам'яті, програмна модель, способи адресації операндів та характеристика команд AVR-мікроконтролерів; основні модулі вбудованих систем: паралельні та послідовні інтерфейси; підсистема переривань; аналоговий компаратор; таймери; аналого-цифровий та цифро-аналоговий перетворювачі; мережі у вбудованих системах: 1-WIRE, CAN, I2C, SPI, LIN, RS-485 та RS-232; моделювання у пакеті PROTEUS типових пристроїв та мереж вбудованих систем.

Інтегральна компетентність - здатність розв'язувати складні задачі і проблеми в галузі комп'ютерної інженерії або у процесі навчання, що передбачає проведення досліджень та/або здійснення інновацій та характеризується невизначеністю умов і вимог.

Навчальна дисципліна забезпечує формування ряду загальних та фахових компетентностей:

- ЗК2. Здатність до абстрактного мислення, аналізу і синтезу.
- ЗК3. Здатність проводити дослідження на відповідному рівні.
- ЗК4. Здатність до пошуку, оброблення та аналізу інформації з різних джерел.
- ЗК5. Здатність генерувати нові ідеї (креативність).
- ЗК6. Здатність виявляти, ставити та вирішувати проблеми.
- ЗК7. Здатність приймати обґрунтовані рішення.

СК1. Здатність характеристик, до конструктивних технічних особливостей, застосування і експлуатації програмних, програмнотехнічних засобів, комп'ютерних систем та мереж різного призначення.

СК2. Здатність розробляти Спеціальні (фахові, предметні) компетентності (СК) алгоритмічне та програмне забезпечення, компоненти комп'ютерних систем та мереж, Інтернет додатків, кіберфізичних систем з використанням сучасних методів і мов програмування, а також засобів і систем автоматизації проектування.

СК4. Здатність будувати та досліджувати моделі комп'ютерних систем та мереж.

СК5. Здатність будувати архітектуру та створювати системне і прикладне програмне забезпечення комп'ютерних систем та мереж.

СК6. Здатність використовувати та впроваджувати нові технології, включаючи технології розумних, мобільних, зелених і безпечних обчислень, брати участь в модернізації та реконструкції комп'ютерних систем та мереж, різноманітних вбудованих і розподілених додатків, зокрема з метою підвищення їх ефективності.

СК8. Здатність забезпечувати якість продуктів і сервісів інформаційних технологій на протязі їх життєвого циклу.

СК11. Здатність обирати ефективні методи розв'язування складних задач комп'ютерної інженерії, критично оцінювати отримані результати та аргументувати прийняті рішення.

СК12. Здатність досліджувати, розробляти і супроводжувати методи та засоби кібербезпеки для комп'ютерних систем та мереж у різних галузях, зокрема АПК.

У результаті вивчення навчальної дисципліни студент набуде певні програмні результати, а саме:

РН1. Застосовувати загальні підходи пізнання, методи математики, природничих та інженерних наук до розв'язання складних задач комп'ютерної інженерії.

ПРН2. Знаходити необхідні дані, аналізувати та оцінювати їх.

ПРН4. Застосовувати спеціалізовані концептуальні знання, що включають сучасні наукові здобутки у сфері комп'ютерної інженерії, необхідні для професійної діяльності, оригінального мислення та проведення досліджень, критичного осмислення проблем інформаційних технологій та на межі галузей знань.

ПРН5. Розробляти і реалізовувати проекти у сфері комп'ютерної інженерії та дотичні до неї міждисциплінарні проекти з урахуванням інженерних, соціальних, економічних, правових та інших аспектів.

ПРН7. Вирішувати задачі аналізу та синтезу комп'ютерних систем та мереж.

ПРН8. Застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмнотехнічних засобів комп'ютерних систем та мереж для вирішення складних задач комп'ютерної інженерії та дотичних проблем.

ПРН9. Розробляти програмне забезпечення для вбудованих і розподілених застосунків, мобільних і гібридних систем.

ПРН10. Здійснювати пошук інформації в різних джерелах для розв'язання задач комп'ютерної інженерії, аналізувати та оцінювати цю інформацію.

ПРН11. Приймати ефективні рішення з питань розроблення, впровадження та експлуатації комп'ютерних систем і мереж, аналізувати альтернативи, оцінювати ризики та імовірні наслідки рішень.

ПРН13. Зрозуміло і недвозначно доносити власні знання, висновки та аргументацію з питань інформаційних технологій і дотичних міжгалузевих питань до фахівців і нефахівців, зокрема до осіб, які навчаються.

ПРН14. Досліджувати, розробляти і супроводжувати системи та засоби кібербезпеки для комп'ютерних систем та мереж у різних галузях та об'єктах інформаційної діяльності, зокрема АПК.

Зробимо курс корисним для вас. Якщо ви будете наполегливо працювати і докладати особливих зусиль, щоб не відставати від матеріалу, ви отримаєте

винагороду – як в короткостроковій перспективі, так і в набутті фахових компетентностей. Будь-ласка, широко використовуйте аудиторні заняття, відеоінструкції, вебіари, щоб переконатися, що рухастесь за графіком навчання.

СТРУКТУРА КУРСУ

Тема	Години (лекції/ лаборато- рні.)	Результати навчання	Завдання	Оціню- вання
1 семестр				
Модуль 1. Роль і місце вбудованих систем.				
Тема 1. Роль і місце вбудованих систем.	1/-	Застосовувати загальні підходи пізнання, методи математики, природничих та інженерних наук до розв'язання складних задач комп'ютерної інженерії. Знаходити необхідні дані, аналізувати та оцінювати їх.	Теоретичне опитування. Неформальна on-line освіта на основі МВОК.	5
Тема 2. Основні властивості вбудованих систем.	2/2	Застосовувати спеціалізовані концептуальні знання, що включають сучасні наукові здобутки у сфері комп'ютерної інженерії, необхідні для професійної діяльності, оригінального мислення та проведення досліджень, критичного осмислення проблем інформаційних технологій та на межі галузей знань.	Захист лабораторної роботи.	10
Тема 3. 32-х розрядна архітектура ARM.	2/-	Розробляти і реалізовувати проекти у сфері комп'ютерної інженерії та дотичні до неї міждисциплінарні проекти з урахуванням інженерних, соціальних, економічних, правових та інших аспектів.	Теоретичне опитування.	5
Тема 4. Програмування AVR-мікроконтролерів.	2/-	Вирішувати задачі аналізу та синтезу комп'ютерних систем та мереж.	Теоретичне опитування.	5
Тема 5. Особливості будови STM32 процесорів.	2/4	Застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення складних задач комп'ютерної інженерії та дотичних проблем.	Захист лабораторної роботи.	10
Тема 6. STM32F4 Discovery.	2/4	Розробляти програмне забезпечення для вбудованих і розподілених застосувань, мобільних і гібридних систем. RH10.	Захист лабораторної роботи.	10
Тема 7. Периферійні модулі AVR-мікроконтролерів.	1/-	Здійснювати пошук інформації в різних джерелах для розв'язання задач комп'ютерної інженерії, аналізувати та оцінювати цю інформацію.	Теоретичне опитування.	5
Тема 8. Середовище розробки CoIDE.	2/4	Приймати ефективні рішення з питань розроблення, впровадження та експлуатації комп'ютерних систем і мереж, аналізувати альтернативи, оцінювати ризики та імовірні наслідки рішень.	Захист лабораторної роботи.	10
Тема 9. Програмне забезпечення для запису програми на мікроконтролер.	2/2		Захист лабораторної роботи.	10
Модульний контроль			Підсумковий тест в ЕНК.	30
Модуль 2. Створення проекту в середовищі розробки.				
Тема 10. Створення проекту в середовищі розробки.	2/2	Застосовувати загальні підходи пізнання, методи математики, природничих та інженерних наук до розв'язання складних задач комп'ютерної інженерії. Знаходити необхідні дані, аналізувати та оцінювати їх. Застосовувати спеціалізовані	Захист лабораторної роботи. Неформальна on-line освіта на основі МВОК.	10 10

Тема 11. Переривання та використання таймерів.		концептуальні знання, що включають сучасні наукові здобутки у сфері комп'ютерної інженерії, необхідні для професійної діяльності, оригінального мислення та проведення досліджень, критичного осмислення проблем інформаційних технологій та на межі галузей знань.	Захист лабораторної роботи.	10
Тема 12. Інтегроване середовище розробки програм AVR Studio.	4/4	Розробляти і реалізовувати проекти у сфері комп'ютерної інженерії та дотичні до неї міждисциплінарні проекти з урахуванням інженерних, соціальних, економічних, правових та інших аспектів.	Захист лабораторної роботи.	10
Тема 13. Програмування у середовищі AVR Studio.	4/4	Вирішувати задачі аналізу та синтезу комп'ютерних систем та мереж.	Захист лабораторної роботи.	10
Тема 14. Програмування у середовищі PonyProg2000. Програмування у середовищі AVRDUDE та SinaProg.		Застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення складних задач комп'ютерної інженерії та дотичних проблем. Розробляти програмне забезпечення для вбудованих і розподілених застосувань, мобільних і гібридних систем. РН10. Здійснювати пошук інформації в різних джерелах для розв'язання задач комп'ютерної інженерії, аналізувати та оцінювати цю інформацію. Приймати ефективні рішення з питань розроблення, впровадження та експлуатації комп'ютерних систем і мереж, аналізувати альтернативи, оцінювати ризики та імовірні наслідки рішень.	Захист лабораторної роботи.	20
Модульний контроль			Підсумковий тест в ЕНК.	30
Всього за 1 семестр				70
Екзамен			Тест, теоретичні питання, задача	30
Всього за курс				100

ПОЛІТИКА ОЦІНЮВАННЯ

Політика щодо дедлайнів та перескладання:	Дедлайни визначені в ЕНК. Роботи, які здаються із порушенням термінів без поважних причин, оцінюються на нижчу оцінку. Перескладання модулів відбувається із дозволу лектора за наявності поважних причин (наприклад, лікарняний, стажування або відрядження).
Політика щодо академічної доброчесності:	Списування під час самостійних робіт, тестування та екзаменів заборонені (в т.ч. із використанням мобільних девайсів).
Політика щодо відвідування:	Відвідування занять є обов'язковим. За об'єктивних причин (наприклад, хвороба, міжнародне стажування) навчання може відбуватись індивідуально (в дистанційній on-line формі за погодженням із деканом факультету).

ШКАЛА ОЦІНЮВАННЯ СТУДЕНТІВ

Рейтинг здобувача вищої освіти, бали	Оцінка національна за результати складання екзаменів заліків	
	Екзаменів	Заліків
	90-100	Відмінно
74-89	Добре	зараховано

60-73	Задовільно	
0-59	незадовільно	не зараховано

РЕКОМЕНДОВАНІ ДЖЕРЕЛА ІНФОРМАЦІЇ

Базові

1. Проектування мікропроцесорних систем: Проектування мікропроцесорних систем на базі AVR-мікроконтролерів: Периферійні модулі AVR-мікроконтролерів: Навчальний посібник для студентів напряму підготовки 6.050201 «Системна інженерія» кафедри Автоматики та управління у технічних системах / Укл.: А.О. Новацький – К: НТУУ „КПІ”, 2012. – 470 с. : ил.

2. Навчальний посібник з дисципліни «Проектування мікропроцесорних систем», розділ «Програмування мікроконтролерів родини AVR» для студентів напряму підготовки 6.050201 «Системна інженерія» кафедри Автоматики та управління у технічних системах / Укл.: А.О. Новацький, С.В. Глушко – К: НТУУ „КПІ”, 2013. – 109 с. : ил.

3. Мікропроцесорні та мікроконтролерні системи : підручник. У 2 ч. Ч. 1. Мікропроцесорні системи [Електронний ресурс] / А. О. Новацький. – Електронні текстові дані (1 файл: 43,8 Мбайт). – Київ : КПІ ім. Ігоря Сікорського, Вид-во «Політехніка», 2019. – 367 с. : ил.

4. Мікропроцесорні та мікроконтролерні системи: Ч.2 «Проектування мікропроцесорних систем» [Електронний ресурс] : підручник для студ. освітньої програми «Інтегровані інформаційні системи» за спеціальністю 126 «Інформаційні системи та технології» / А.О. Новацький : КПІ ім. Ігоря Сікорського. – Електронні текстові дані (1 файл: 20,3 Мбайт). – Київ : КПІ ім. Ігоря Сікорського, 2020. – 460 с.

Допоміжні

1. ARM Limited. Cortex-M3 technical reference manual, 2006.

2. STMicroelectronics. Reference manual. STM32F101xx, STM32F102xx, STM32F103xx, advanced Arm®-based 32-bit MCUs, March 2017. RM0008.

3. STMicroelectronics. Programming manual: Stm32f10xxx/ 20xxx/ 21xxx/ 11xxxx cortex-m3 programming manual, March 2011. PM0056.

4. STMicroelectronics. STM32F103x8. STM32F103xB. Medium-density performance line ARM®-based 32-bit MCU with 64 or 128 KB Flash, USB, CAN, 7 timers, 2 ADCs, 9 com. Interfaces. March 2017.

5. П.Ю. Катін, О.А. Похиленко. Шаблони типу Стан для створення інфраструктури системного програмного забезпечення мікроконтролерів архітектури Cortex-M у режимі реального часу для вбудованих систем. - 2021.
<https://scholar.google.com/scholar?oi=bibs&cluster=15067766245047819277&btnI=1&hl=en>