

**НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ БІОРЕСУРСІВ
І ПРИРОДОКОРИСТУВАННЯ УКРАЇНИ**
Кафедра комп'ютерних систем, мереж та кібербезпеки

«ЗАТВЕРДЖЕНО»
Факультет (ННІ) інформаційних технологій

Протокол №12 від «11» червня» 2026р.

**РОБОЧА ПРОГРАМА
НАВЧАЛЬНОЇ ДИСЦИПЛІНИ**

Технології проектування цифрових систем

Галузь знань F - «інформаційні технології»

Спеціальність F7 «Комп'ютерна інженерія»

Освітня програма «Комп'ютерна інженерія»

Факультет (ННІ) інформаційних технологій

Розробники: к.т.н., доцент Максим МІСЮРА

(посада, науковий ступінь, вчене звання)

Київ – 2026 р.

Опис навчальної дисципліни Технології проектування цифрових систем

(до 1000 друкованих знаків)

Обов'язкова дисципліна «Технології проектування цифрових систем» вивчає сучасні методи та засоби розробки цифрових пристроїв і систем. Вона охоплює методології проектування на різних рівнях абстракції, включаючи використання систем автоматизованого проектування (САПР), мов опису апаратури (VHDL) та методів верифікації проектів. Метою дисципліни є формування у здобувачів вищої освіти здатностей до ефективної розробки, реалізації, тестування та верифікації складних мікросхем та програмованих логічних інтегральних схем (ПЛІС).

Галузь знань, спеціальність, освітня програма, освітній ступінь	
Освітній ступінь	<i>Бакалавр</i>
Спеціальність	<i>F7 — Комп'ютерна інженерія</i>
Освітня програма	<i>Комп'ютерна інженерія</i>
Характеристика навчальної дисципліни	
Вид	
Загальна кількість годин	
Кількість кредитів ECTS	
Кількість змістових модулів	
Курсовий проект (робота) (за наявності)	
Форма контролю	
Показники навчальної дисципліни для денної та заочної форм здобуття вищої освіти	
	Форм
Курс (рік підготовки)	
Семестр	
Лекційні заняття	
Практичні, семінарські заняття	
Лабораторні заняття	
Самостійна робота	
Кількість тижневих аудиторних годин для денної форми здобуття вищої освіти	

1.

1. Мета, компетентності та програмні результати навчальної дисципліни

Мета: є набуття студентами навичок розробки цифрових комп'ютерних систем керування на програмованих логічних інтегральних схемах засобами мови опису апаратури VHDL.

Задачі викладання дисципліни надання студентам знань щодо суті та етапів проектування цифрових систем керування засобами мови VHDL, про сучасний стан і тенденції розвитку галузі ПЛІС-технологій, про сучасні професійні САПР схемотехнічного проектування цифрових систем на ПЛІС.

В результаті вивчення навчальної дисципліни студент повинен: елементну базу сучасних ПЛІС;

– знати: класифікацію та функціональні схеми систем керування; принципи та методи роботи цифрових пристроїв; основні принципи роботи програмованих FPGA; сучасні професійні САПР схемотехнічного проектування цифрових систем на ПЛІС;

принципи розробки проектів у середовищі системи автоматизованого проектування з використанням засобів мови VHDL;

– вміти: описувати моделі цифрових систем керування на різних рівнях: абстрактному, схематичному та програмному; описувати пристрої комп'ютерної схемотехніки на мові VHDL; працювати у середовищі автоматизованого проектування Aldec Active-HDL; описувати мовою VHDL схеми пристроїв на ПЛІС у середовищі Aldec Active-HDL; застосовувати вивчену елементну базу ПЛІС при розробці та реалізації проектів; надавати консультації з приводу застосування тих чи інших ПЛІС у різних галузях науки і техніки.

Перелік навчальних дисциплін, які передують вивченню «Інформаційні технології», «Комп'ютерна логіка», «Комп'ютерна схемотехніка», «Комп'ютерна електроніка».

Набуття компетентностей:

Інтегральна компетентність (ІК): Здатність розв'язувати складні спеціалізовані задачі та практичні проблеми під час професійної діяльності в комп'ютерній галузі або навчання, що передбачає застосування теорій та методів комп'ютерної інженерії і характеризується комплексністю та невизначеністю умов.

Загальні компетентності (ЗК):

ЗК 2. Здатність вчитися і оволодівати сучасними знаннями.

ЗК 3. Здатність застосовувати знання у практичних ситуаціях.

ЗК 5. Здатність спілкуватися іноземною мовою.

ЗК 6. Навички міжособистісної взаємодії.

Спеціальні (фахові) компетентності (СК):

СК 5. Здатність використовувати засоби і системи автоматизації проектування до розроблення компонентів комп'ютерних систем та мереж, Інтернет додатків, кіберфізичних систем тощо.

СК 6. Здатність проектувати, впроваджувати та обслуговувати комп'ютерні системи та мережі різного виду та призначення.

СК 7. Здатність використовувати та впроваджувати нові технології, включаючи технології розумних, мобільних, зелених і безпечних обчислень, брати участь в модернізації та реконструкції комп'ютерних систем та мереж, різноманітних вбудованих і розподілених додатків, зокрема з метою підвищення їх ефективності.

СК 14. Здатність проектувати системи та їхні компоненти з урахуванням усіх аспектів їх життєвого циклу та поставленої задачі, включаючи створення, налаштування, експлуатацію, технічне обслуговування та утилізацію.

Програмні результати навчання (ПРН):

ПРН 1. Знати і розуміти наукові положення, що лежать в основі функціонування комп'ютерних засобів, систем та мереж.

ПРН 9. Вміти застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення технічних задач спеціальності.

ПРН 16. Вміти оцінювати отримані результати та аргументовано захищати прийняті рішення.

ПРН 17. Вміти розроблювати мікроконтролерні системи керування в агропромисловому секторі та системах відтворення біоресурсів наземних і водних екосистем, під час створення новітніх природоохоронних агро- і біотехнологій.

ПРН 21. Усвідомлювати необхідність навчання впродовж усього життя з метою поглиблення набутих та здобуття нових фахових знань, удосконалення креативного мислення.

1. 2. Програма та структура навчальної дисципліни

Назви змістових модулів і тем		
Модуль 1. <i>Основи мови опису апаратури VHDL</i>		
Тема 1. Вступ. Перспективи впровадження ПЛІС. Хід проектування схем з VHDL		
Тема 2. Моделі обчислювачів для VHDL.		
Тема 3. Об'єкти, типи і вирази мови VHDL.		
Тема 4. Послідовні оператори VHDL.		
Тема 5. Паралельні оператори VHDL.		
Тема 6. Процедури і функції. Пакети. Структура програми.		
Тема 7. Атрибути.		
Разом за модулем 1		
Модуль 2 <i>Програмовані логічні інтегральні схеми (ПЛІС) у проектуванні цифрових систем і комп'ютерів</i>		
Тема 8. Технологія розробки систем на кристалі.		
Тема 9. Будова і архітектура ПЛІС.		
Тема 10. Бібліотека IEEE для проектування пристроїв.		
Тема 11. Проектування комбінаційних схем.		
Тема 12. Проектування схем з пам'яттю.		
Тема 13. Проектування керування і керування проектуванням.		
Тема 14. Періодичні алгоритми і конвеєрні обчислювачі.		
Тема 15. Проектування спеціалізованих обчислювачів.		
Разом за модулем 2		
1.	Усього годин	
Курсовий проект (робота) з _____ (якщо є в навчальному плані)		
1.	Усього годин	

1. 3. Теми лекцій

№ з/п	Назва теми	Кількість годин
-------	------------	-----------------

1	Тема 1. Вступ. Перспективи впровадження ПЛІС. Хід проектування схем з VHDL	2
2	Тема 2. Моделі обчислювачів для VHDL.	2
3	Тема 3. Об'єкти, типи і вирази мови VHDL.	2
4	Тема 4. Послідовні оператори VHDL.	2
5	Тема 5. Паралельні оператори VHDL.	2
6	Тема 6. Процедури і функції. Пакети. Структура програми.	2
7	Тема 7. Атрибути.	2
8	Тема 8. Технологія розробки систем на кристалі.	2
9	Тема 9. Будова і архітектура ПЛІС.	2
10	Тема 10. Бібліотека IEEE для проектування пристроїв.	2
11	Тема 11. Проектування комбінаційних схем.	5
12	Тема 12. Проектування схем з пам'яттю.	5
13	Тема 13. Проектування керування і керування проектуванням.	5
14	Тема 14. Періодичні алгоритми і конвеєрні обчислювачі.	5
15	Тема 15. Проектування спеціалізованих обчислювачів.	5

1. 4. Теми лабораторних (практичних, семінарських) занять

№ з/п	Назва теми	Кількість годин
1	Графічне проектування арифметико-логічного пристрою	2
2	Проектування АЛП структурним стилем	2
3	Проектування АЛП на базі логічних таблиць	2
4	Використання оператора Generate	2
5	Проектування АЛП стилем потоків даних	2
6	Проектування арифметико-логічного пристрою з використанням бібліотеки IEEE	2
7	Синтез кінцевого автомата	4
8	Синтез блоку обчислення спецфункції	4
9	Функціональне моделювання поведінки демультиплексора	4
10	Проектування тригерів і регістрів	4

1.

1. 5. Теми самостійної роботи

№ з/п	Назва теми	Кількість годин
1	Тема 1. Вступ. Перспективи впровадження ПЛІС. Хід проектування схем з VHDL	2
2	Тема 2. Моделі обчислювачів для VHDL.	2
...	Тема 3. Об'єкти, типи і вирази мови VHDL.	2
	Тема 4. Послідовні оператори VHDL.	2
	Тема 5. Паралельні оператори VHDL.	2
	Тема 6. Процедури і функції. Пакети. Структура програми.	2
	Тема 7. Атрибути.	2
	Тема 8. Технологія розробки систем на кристалі.	2
	Тема 9. Будова і архітектура ПЛІС.	2
	Тема 10. Бібліотека IEEE для проектування пристроїв.	2
	Тема 11. Проектування комбінаційних схем.	5
	Тема 12. Проектування схем з пам'яттю.	5
	Тема 13. Проектування керування і керування проектуванням.	5
	Тема 14. Періодичні алгоритми і конвеєрні обчислювачі.	5

Тема 15. Проектування спеціалізованих обчислювачів.	5
---	---

1.

1. 6. Методи та засоби діагностики результатів навчання:

1.

1. – Екзамен;
2. – захист лабораторних робіт;

1. 7. Методи навчання:

1. – метод проблемного навчання;
2. – метод практико-орієнтованого навчання;
3. – кейс-метод;
4. – метод проєктного навчання;
5. – метод перевернутого класу, змішаного навчання;
6. – метод навчання через дослідження;
7. – метод командної роботи, мозкового штурму.

1. 8. Оцінювання результатів навчання.

1. Оцінювання знань здобувача вищої освіти відбувається за 100-бальною шкалою і переводиться в національну оцінку згідно чинного «Положення про екзамени та заліки у НУБіП України»

1. 8.1. Розподіл балів за видами навчальної діяльності

Вид навчальної діяльності	
<i>Модуль 1. Основи мови опису апаратури VHDL</i>	
Лабораторна робота 1. Графічне проектування арифметико-логічного пристрою	ПРН 1 совува корист особли цифро мації в форма
Лабораторна робота 2. Проектування АЛП структурним стилем	
Лабораторна робота 3. Проектування АЛП на базі логічних таблиць	
Лабораторна робота 4. Використання оператора Generate	
Лабораторна робота 5. Проектування АЛП стилем потоків даних	
Лабораторна робота 6. Проектування арифметико-логічного пристрою з використанням бібліотеки IEEE	
Всього за модулем 1	
<i>Модуль 2. Програмовані логічні інтегральні схеми (ПЛІС) у проектуванні цифрових систем і комп'ютерів</i>	
Синтез кінцевого автомата	ПРН 1 совува корист особли цифро мації в форма
Синтез блоку обчислення спецфункції	
Функціональне моделювання поведінки демультиплексора	
Проектування тригерів і регістрів	
Всього за модулем 2	
Навчальна робота	
Екзамен	
Всього за курс	

1. 8.2. Шкала оцінювання знань здобувача вищої освіти

Рейтинг здобувача вищої освіти, бали	Оцінка за національною системою (екзамени/заліки)
90-100	відмінно
74-89	добре
60-73	задовільно
0-59	незадовільно

1. 8.3. Політика оцінювання

Політика щодо дедайннів та перескладання	Роботи, які здаються із порушенням термінів без поважних причин, оцінюються на нижчу оцінку. Перескладання модулів відбувається із дозволу лектора за наявності поважних причин (наприклад, лікарняний).
Політика щодо академічної доброчесності	Списування під час контрольних робіт та екзаменів заборонені (в т.ч. із використанням мобільних девайсів).
Політика щодо відвідування	Відвідування занять є обов'язковим. За об'єктивних причин (наприклад, хвороба, міжнародне стажування) навчання може відбуватись індивідуально (в он-лайн формі за погодженням із деканом факультету)

1. 9. Навчально-методичне забезпечення:

1. - Технології проектування цифрових систем (КІ)
<https://elearn.nubip.edu.ua/course/view.php?id=4767>;
2. - Методичні вказівки до лабораторних робіт з дисципліни «Технології проектування цифрових систем» для студентів спеціальності 123 «Комп'ютерна інженерія» всіх форм навчання / Укл.: М.Д. Місюра – Київ: НУБіП, 2023. – 90 с.

1. 10. Рекомендовані джерела інформації

1. 1. Дисципліна «Схемотехнічне проектування в електромеханіці»
<https://elprivod.nmu.org.ua/ua/student/disciplines/stpvem.php>;
2. 2. VHDL – мова опису апаратних засобів
<http://programming.in.ua/programming/basisprogramming/58-vhdl.html>;
3. 3. Аврунін О.Г. «Основи мови VHDL для проектування цифрових пристроїв на ПЛІС»: навч. посібник / О.Г. Аврунін, Т.В. Носова, В.В. Семенець. – Харків: ХНУРЕ, 2018. – 196 с.
4. 4. 2. Зеленцова І.Я. Методичні вказівки до виконання лабораторних робіт з дисципліни «Проектування мікропроцесорних систем», частина 2: Проектування цифрових схем в пакеті ActiveHDL. Для студентів спеціальності 123 «Комп'ютерна інженерія» всіх форм навчання. / І.Я. 3. Зеленцова, С.С. Грушко. – Запоріжжя : ЗНТУ, 2018. – 50 с.
5. 5. 4. Єсаулов С. М. Аналіз, синтез і проектування цифрових систем керування : навч. посібник / С.М. Єсаулов, О. Ф. Бабічева. – Харків. нац. ун-т міськ.госп-ва ім. О. М. Бекетова. – Харків : ХНУМГ ім. О. М. Бекетова, 2018. – 150 с.
6. 6. 5. Кофанов В. Л. Проектування цифрових пристроїв на основі САПР Quartus II. Практикум / В.Л. Кофанов, О. В. Осадчук, Д. В. Гаврілов. – Вінниця, ВНТУ, 2009. – 164 с.
7. 7. 6. Рябенський В. М. MAX + plus II. Основи проектування цифрових пристроїв на ПЛІС / В.М. Рябенський, О. О. Ушкаренко. – К. : «Корнійчук», 2004. – 253 с.

8. 8. 7. Рябенський В. М. VERILOG. Практика проектування цифрових пристроїв на ПЛІС : навч. посібник / В.М. Рябенський, О. О. Ушкаренко. – Миколаїв : Іліон, 2007. – 324 с.